



## COMMUNIQUÉ

### Décès de François Anceau, Fondateur de CMP

**Grenoble, France - 6 mars 2020** - François Anceau, fondateur du CMP, est décédé. Il avait 80 ans.

François Anceau a été un pionnier des programmes de circuits multi-projets. Le nom de CMP (Circuits Multi-Projets) fait partie encore aujourd'hui de l'identité et de l'ADN de CMP.



Le principe du CMP est de mutualiser la surface dans un masque pour partager ses coûts et ensuite permettre aux universités et aux laboratoires de recherche de fabriquer des circuits intégrés à un prix raisonnable et abordable. Aujourd'hui, la terminologie de ce principe est connue sous le nom de "Multi-Project Wafers" ou de "Shuttle runs".

La décision de lancer le premier run CMP en France a été prise au sein du Groupement CNRS-LETI-CNET pour les Circuits Intégrés Silicium (GCIS) début 1981. La responsabilité de sa mise en place a été confiée à l'Équipe de Recherche en Architecture d'Ordinateur du Laboratoire IMAG, dirigée par François Anceau.

La première réalisation a été le run CMP81 avec 3 projets de conception. Ce run a été une collaboration entre IMAG et UCL (Université Catholique de Louvain, Belgique).

Par la suite, un deuxième run avait 2 projets en 1982 et un troisième en 1982 avec **27 projets** issus de 11 laboratoires et universités.

Ce fut le point de départ d'une opération réussie du CMP, car en 1983, le quatrième run CMP a été lancé avec **48 projets** (25 circuits enseignement et 23 circuits recherche).

Les technologies utilisées étaient:  $8\mu$  NMOS en 1981,  $6\mu$  NMOS en 1982 et  $4.5\mu$  NMOS en 1983.

Ces réalisations n'auraient pas pu avoir lieu s'ils n'étaient pas accompagnées par la fourniture d'outils de CAO. Là encore, François Anceau et l'équipe CMP ont fourni l'outil de conception assistée par ordinateur appelé LUCIE, qui a été largement distribué aux universités et aux laboratoires de recherche, ainsi que des règles de conception évolutives. LUCIE était un outil CAO utilisé comme base par les universités et les Labos de recherche. Différents développements autour de LUCIE ont permis d'adapter diverses approches de conception comme CIAO, EMILIE2, LUCIFER, VISTA2, etc...

Ce ne sont que quelques mots de la genèse du CMP. L'expansion que nous connaissons aujourd'hui du CMP n'aurait pas pu être possible sans ces réalisations de François Anceau.

"Aujourd'hui est un triste jour pour toute la famille CMP", a déclaré le Directeur du CMP, Kholdoun Turki. "François était un visionnaire, il a influencé des générations de développements microélectroniques en France. François a été une grande inspiration tout au long de ma carrière même si je n'ai jamais travaillé directement pour lui."

L'ancien directeur de CMP, Bernard Courtois, a ajouté: "Ce fut un privilège et un honneur d'être directeur de CMP pendant plus de 30 ans, passant d'un NMOS 3,5 microns à des processus avancés comme le FDSOI, etc. La partie la plus excitante du travail, la plus risqué à son tour, était de décider de l'introduction de nouveaux procédés. Non seulement il est risqué pour le Service d'introduire une nouvelle technologie, mais une question très importante concerne également la légitimité d'influencer les communautés d'étudiants, d'enseignants, de chercheurs, d'entrepreneurs de PME, pour passer à de nouvelles technologies. Cela a été un défi, mais tellement gratifiant. Je suis très reconnaissant à François Anceau étant pionnier à la fin des années 70 / début des années 80."





### À propos de François Anceau

François Anceau est ingénieur diplômé de l'INPG Grenoble en 1967. Il débute immédiatement une carrière de chercheur en architecture informatique, puis microprocesseurs à Grenoble où il passe une thèse de doctorat d'État en 1974. Il commence à enseigner en 1975 avec une interruption de 12 ans à BULL où il a supervisé des chercheurs sur la vérification formelle du matériel et des logiciels. Parallèlement à cet intermède industriel, il enseigne à Sup-Telecom et 14 ans à l'Ecole Polytechnique.

En 1996, il occupe le poste de professeur titulaire d'une chaire au CNAM, alors qu'il effectue des recherches au laboratoire PICM de l'Ecole Polytechnique, puis au département SOC de Lip6 depuis 2004. Dans le même temps, il s'est beaucoup intéressé à d'autres sujets tels que la nature scientifique de la conscience ainsi qu'à d'autres phénomènes non encore éclairés.

Avant de décéder, il était professeur émérite CNAM et collaborateur bénévole au département SOC de Lip6 où il collaborait au projet de recherche HODISS-HERODOTOS.

Les ouvrages les plus importants qu'il a écrits:

- The architecture of micro-processors, Addison-Wesley, 1986
- Vers une étude objective de la conscience, Hermes-Science, 1999
- Conception des circuits VLSI - Du composant au système, avec Y. Bonnassieux, Dunod, 2007

### À propos de CMP

CMP, Circuits Multi-Projets®, est une organisation de services en circuits intégrés, photonique Si, Smart Power et MEMS pour le prototypage et la production à faible volume. CMP permet la fabrication de prototypes sur des procédés industriels à des coûts très attractifs et offre une grande expertise technique dans la fourniture de MPW et de services associés pour les universités, les laboratoires de recherche et les entreprises industrielles. Les puces sont normalement non testées et livrées encapsulées en boîtiers ou en puces nues. Des technologies industrielles avancées sont disponibles en CMOS, SiGe BiCMOS, HV-CMOS, SOI, BCD, Si-Photonics, MEMS, 3D-IC, NVM, etc. Depuis 1981, 645 institutions de 71 pays ont été servies, plus de 8'300 projets ont été prototypés à travers 1'140 runs et 74 technologies différentes ont été interfacées. Pour plus d'informations, visitez : <https://mycmp.fr>

### Contact:

CMP : [cmp@mycmp.fr](mailto:cmp@mycmp.fr)

