



46, Avenue Félix Viallet  
38000 Grenoble, France  
Ph. : +33 4 76 57 46 17  
Fax: +33 4 76 47 38 14  
cmp@mycmp.fr  
<https://mycmp.fr>

## From layout to chips

# Journée d'initiation au service de prototypage de circuits par CMP

**Jeudi 14 février 2019**

**à INSA Lyon**

**Département Génie Electrique**



### Circuits Multi-Projets® (CMP)

is a Multi-Project Wafer (MPW) service organization in Integrated Circuits (ICs), Photonic ICs and Micro Electro Mechanical Systems (MEMS) for prototyping and low volume production. Circuits are fabricated using industrial process lines for universities, research laboratories and industrial companies. Since 1981, 614 customers from 70 countries have been served, more than 7700 projects have been prototyped through 1043 MPW runs and 72 different technologies have been interfaced.

Cette journée donne aux concepteurs débutants les moyens de concrétiser un projet de fabrication d'un circuit intégré depuis le choix de la technologie jusqu'au packaging. Elle s'adresse aux débutants en conception micro-électronique, niveaux Masters ou Doctorants, académiques ou industriels, n'ayant encore jamais réalisé de circuit intégré. *Niveau Master 2, Doctorat.*

- **Objectif**

Initier les démarches et étapes depuis le choix d'une technologie jusqu'à la fabrication d'un prototype dans l'optique d'un service MPW (Multi-Project Wafer).

*Les aspects de design ou les descriptions techniques des procédés de fabrication ne seront abordés que sommairement.*

- **Agenda**

- ⇒ Choix technologiques selon l'application
- ⇒ Accès aux kits de conception et à la documentation technique
- ⇒ Installation et présentation de l'environnement de conception
- ⇒ Mise en pratique des étapes de conception sur un poste CAO
- ⇒ Préparation du circuit pour la fabrication
- ⇒ Choix du packaging en lien avec le travail de conception
- ⇒ Fabrication des circuits intégrés.

Inscription gratuite mais obligatoire :

<https://mycmp.fr/about-us/14-feb-19-3rd-introduction-day-on-ic-prototyping-by-cmp.html>

- **Accès**

**Adresse**

**Bâtiment St Exupéry, 25 avenue Jean Capelle, 69621 VILLEURBANNE Cdx**

*Nous remercions le Pôle CNFM qui nous aide dans la diffusion.*

Nov-18

Contact Us

Romain.Verly@mycmp.fr



46, Avenue Félix Viallet  
38000 Grenoble, France  
Ph. : +33 4 76 57 46 17  
Fax: +33 4 76 47 38 14  
cmp@mycmp.fr  
<https://mycmp.fr>

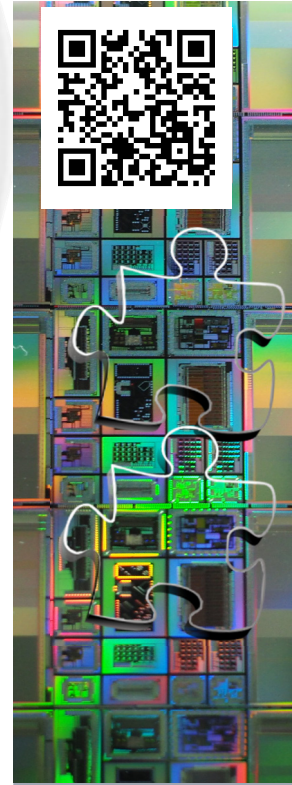
# From layout to chips

## Journée d'initiation au service de prototypage de circuits par CMP

**Jeudi 14 février 2019**

**à INSA Lyon**

**Département Génie Electrique**



## Agenda\*

- 9:30** *Café d'accueil*
- 9:45** Introduction
- 10:15** Choix des technologies
- 10:45** Aspects administratifs, juridiques et budgétaires
- 11:00** Environnement de conception
- 12:00** *Pause déjeuner*
- 13:00** Partie Pratique sur poste CAO
- 15:00** *Pause*
- 15:15** Layout Finishing
- 15:45** Fabrication des circuits intégrés
- 16:15** Packaging des circuits intégrés
- 16:45** Le mot de la fin

Toutes ces présentations sont assurées par l'équipe de CMP.

\*L'agenda peut évoluer, vérifier régulièrement sur notre site web pour les mises à jour.

<https://mycmp.fr/about-us/14-feb-19-3rd-introduction-day-on-ic-prototyping-by-cmp.html>

### Circuits Multi-Projets® (CMP)

is a Multi-Project Wafer (MPW) service organization in Integrated Circuits (ICs), Photonic ICs and Micro Electro Mechanical Systems (MEMS) for prototyping and low volume production. Circuits are fabricated using industrial process lines for universities, research laboratories and industrial companies. Since 1981, 614 customers from 70 countries have been served, more than 7700 projects have been prototyped through 1043 MPW runs and 72 different technologies have been interfaced.

Nov-18

Contact Us

Romain.Verly@mycmp.fr

**INSA** INSTITUT NATIONAL  
DES SCIENCES  
APPLIQUÉES  
LYON  
Département Génie Electrique

**cnfm**  
Pôle de Lyon-Saint-Etienne

**cnrs** Grenoble **INP** UNIVERSITÉ  
Grenoble Alpes